

RAMO: ENGENHARIA INFORMÁTICA E DE COMPUTADORES

CANDIDATO(A): Shady Alaaeldin Mohamed Abdelkader Rabie Issa

TÍTULO DA TESE: “Techniques for Enhancing the Efficiency of Transactional Memory Systems”

LOCAL DA PROVA: SALA EDAM (PISO 0 PAV. DE MECÂNICA II) DO IST

DATA: 23/11/2018

HORA: 14:00h



Dra. Júlia da Conceição Pacífico de Oliveira
(Coordenadora da Área de Pós-Graduação do IST)

Data: 02/11/2018
PC